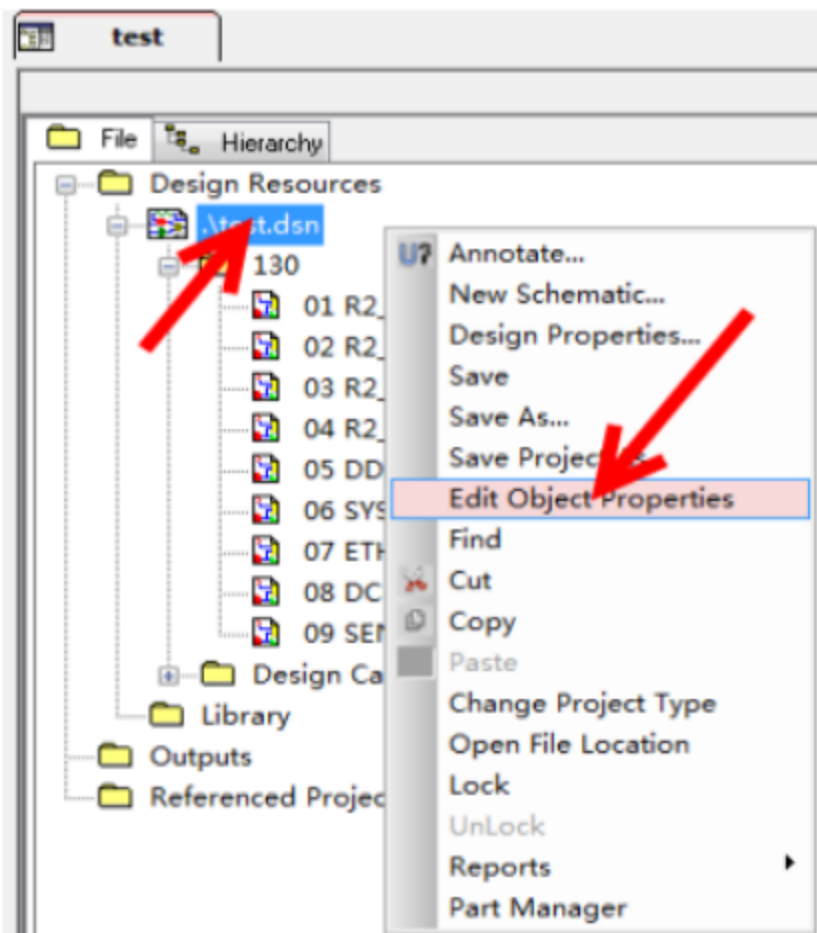


PCB 设计软件查看 PIN

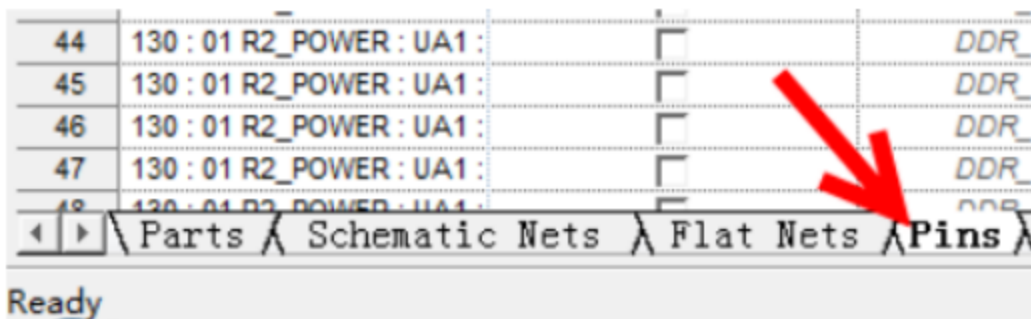
一、Allegro

1. 原理图中查看 PIN 数

- 1) 开 orcad 软件，选中根目录，编辑全局属性；



- 2) 在全局属性编辑页面下，选择 pins 那一栏；



3) 将进度条拉到最底端, 就可以看到总的 pin 数了。

1111	130 : 09 SENSE : UV3 : VA			VAA
1112	130 : 09 SENSE : UV3 : VA			VAA
1113	130 : 09 SENSE : UV3 : VA			VAA
1114	130 : 09 SENSE : UV3 : VA			VAA_PIX
1115	130 : 09 SENSE : UV3 : VA			VAA_PIX
1116	130 : 09 SENSE : UV3 : VD			VDD
1117	130 : 09 SENSE : UV3 : VD			VDD
1118	130 : 09 SENSE : UV3 : VD			VDD
1119	130 : 09 SENSE : UV3 : VD			VDD_IO
1120	130 : 09 SENSE : UV3 : VD			VDD_IO
1121	130 : 09 SENSE : UV3 : VD			VDD_PLL
1122	130 : 09 SENSE : X2 : GND			GND
1123	130 : 09 SENSE : X2 : NC		<input checked="" type="checkbox"/>	NC
1124	130 : 09 SENSE : X2 : OUT			OUT
1125	130 : 09 SENSE : X2 : VDD			VDD

4) 如果箭头处序号不准, 需要点击 pivot。

	IS NO CONNECT	Name	Net Name
1	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	GND
2	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	VCC1V8_FPGA
3	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	GND
4	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	XADC_VCC
5	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	GND
6	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	XADC_VREFP
7	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	GND
8	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	N104833821
9	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	GND
10	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	FPGA_PROG_B
11	<input type="checkbox"/>	7V690T : 02:V7_CONFIGUR	GND

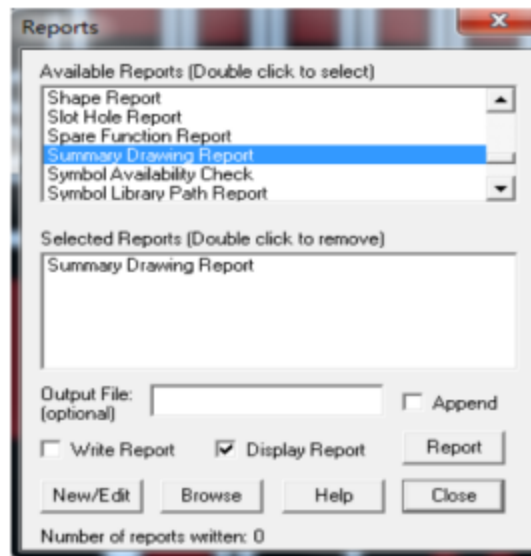
进入下图界面再点击 pivot 回到 PIN 界面, 将进度条拉到最底端, 就可以看到总的 pin 数了。

	B	C	D	E	F
Is No C	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Net M	GND	XADC_VCC	GND	XADC_VR	
Num	1	2	1	2	
On	0	1	0	1	
Pin L					
Pin Vi					
Sw	-1	-1	-1	-1	-1
Typ	Passive	Passive	Passive	Passive	Passive

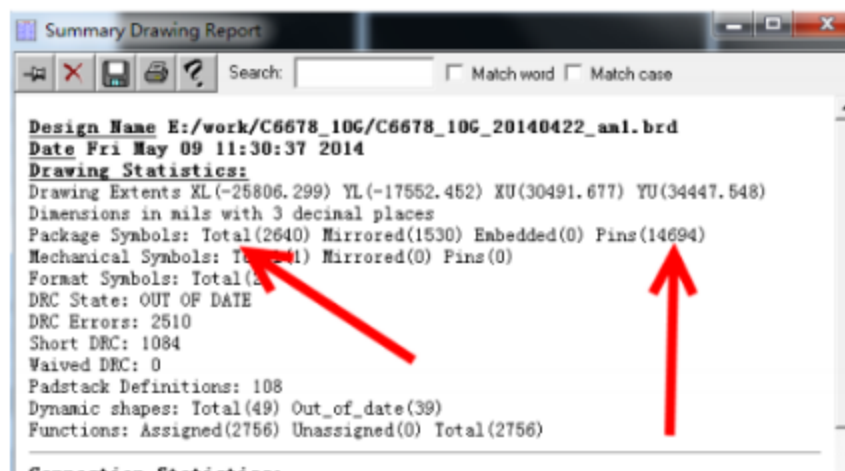
1111	130 : 09 SENSE : UV3 : VA			VAA
1112	130 : 09 SENSE : UV3 : VA			VAA
1113	130 : 09 SENSE : UV3 : VA			VAA
1114	130 : 09 SENSE : UV3 : VA			VAA_PIX
1115	130 : 09 SENSE : UV3 : VA			VAA_PIX
1116	130 : 09 SENSE : UV3 : VD			VDD
1117	130 : 09 SENSE : UV3 : VD			VDD
1118	130 : 09 SENSE : UV3 : VD			VDD
1119	130 : 09 SENSE : UV3 : VD			VDD_IO
1120	130 : 09 SENSE : UV3 : VD			VDD_IO
1121	130 : 09 SENSE : UV3 : VD			VDD_PLL
1122	130 : 09 SENSE : X2 : GND			GND
1123	130 : 09 SENSE : X2 : NC		<input checked="" type="checkbox"/>	NC
1124	130 : 09 SENSE : X2 : OUT			OUT
1125	130 : 09 SENSE : X2 : VDD			VDD

2. PCB 中查看 PIN 数

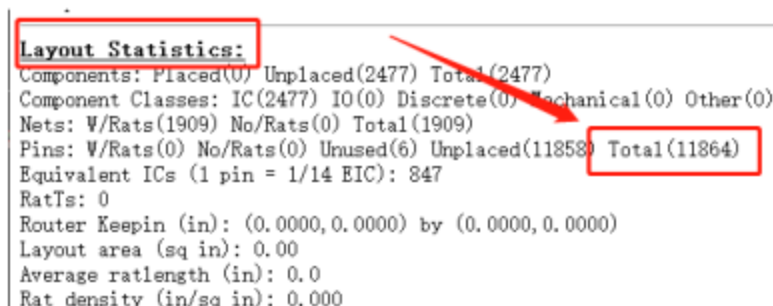
1) 打开软件，选择 Tools, Reports, 选择如下选项；



2) 这样就可以看到总的 pin 数和器件数了。



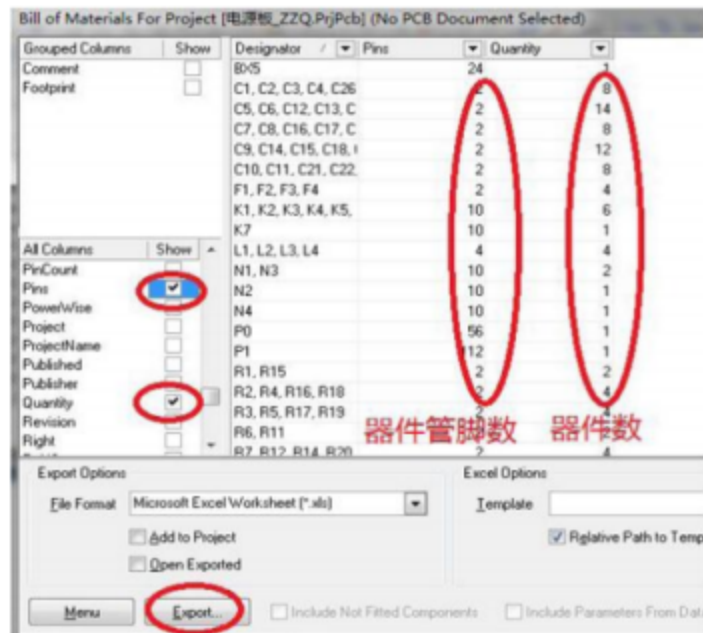
备注：如果原理图有层级设计的话，原理图中 PIN 数不准确，需要导入 pcb 中看 PIN 数（见第 2 点）。如果缺少封装，导入 pcb 中后，在下图中位置查看 PIN 数。



二、AD

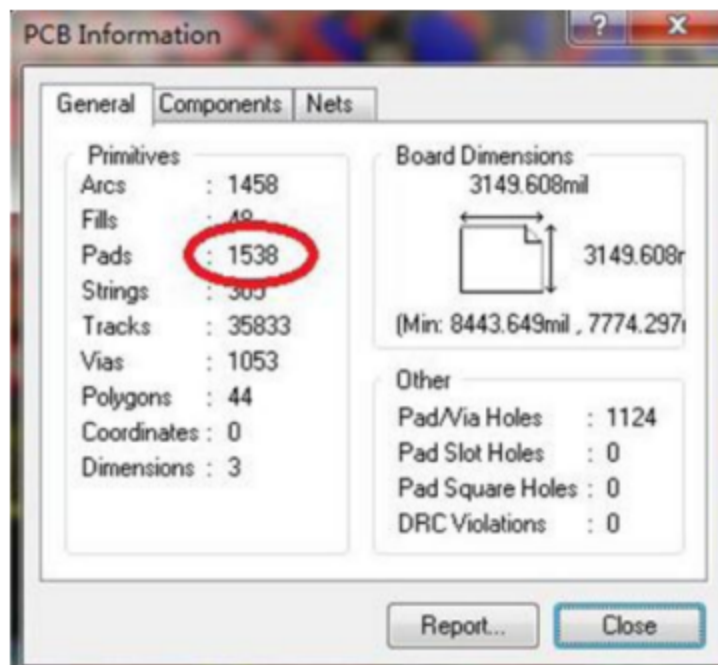
1. 原理图中查看 PIN 数

用 AD 打开 protel99 画的原理图, 按 R+I, 得到下图对话框, 勾选 pin 和 quantity, 然后导出 excel 表格, 每行的 pin 数乘以器件数后求总和即可得出总 pin 数。



2. PCB 中查看 PIN 数

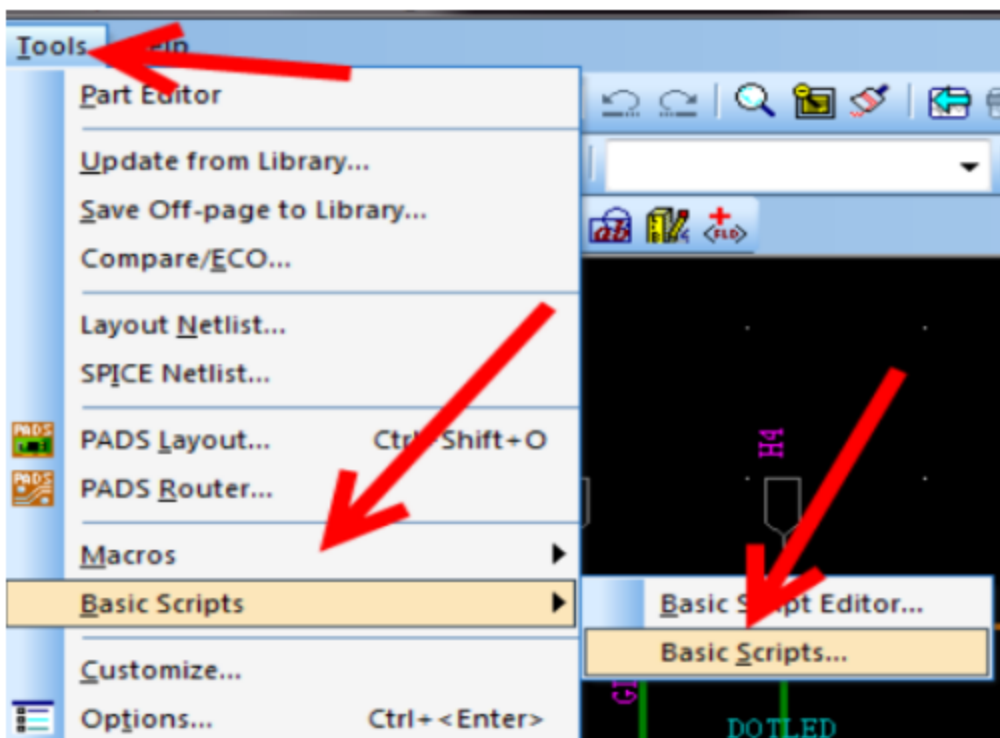
按 R+B, PIN 数如下图。



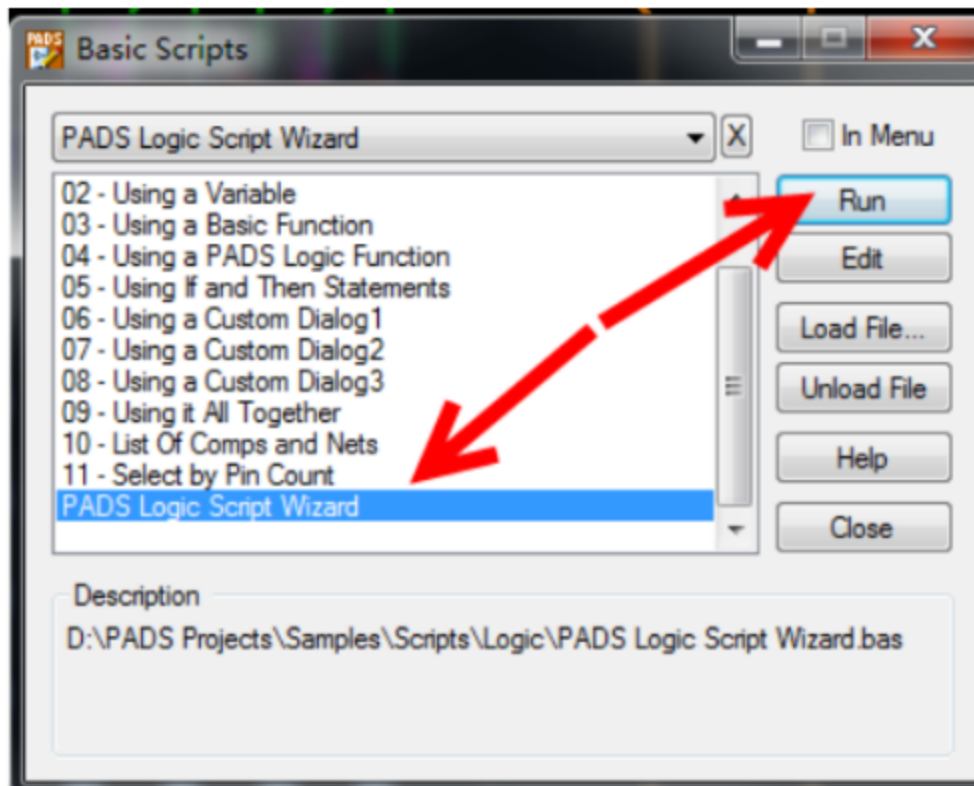
三、PADS

1. 原理图中查看 PIN 数

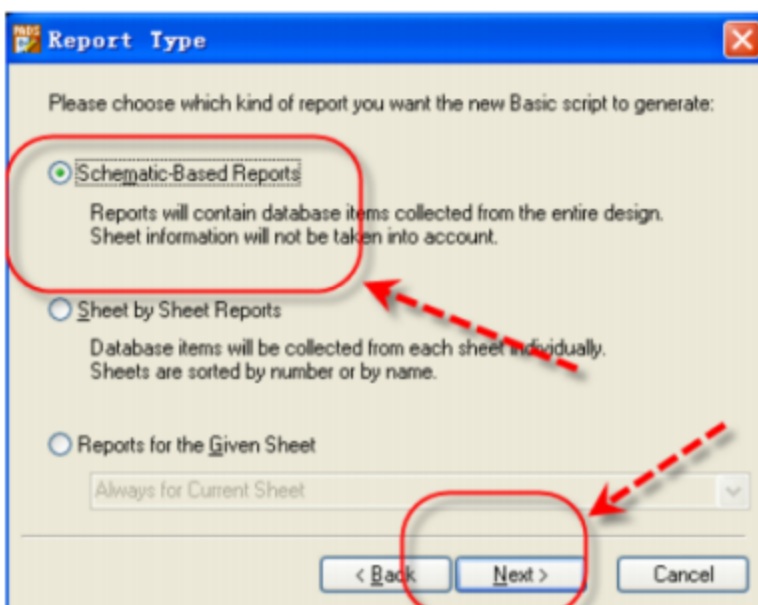
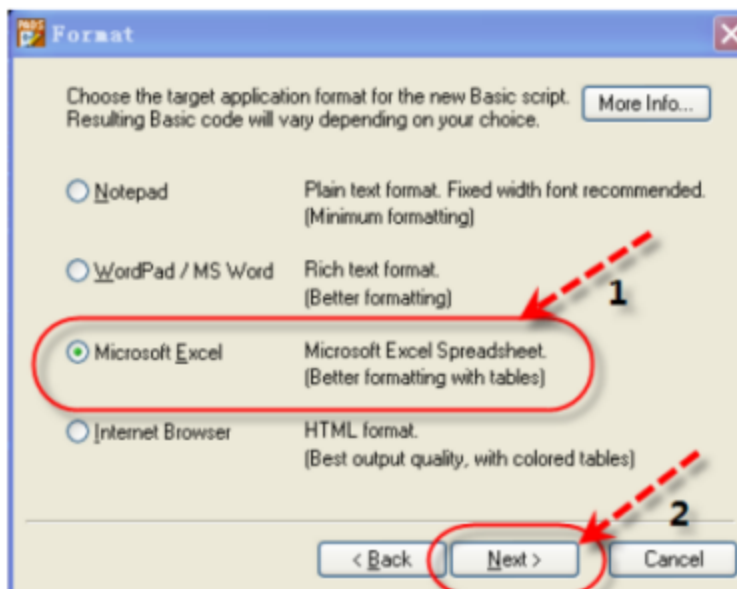
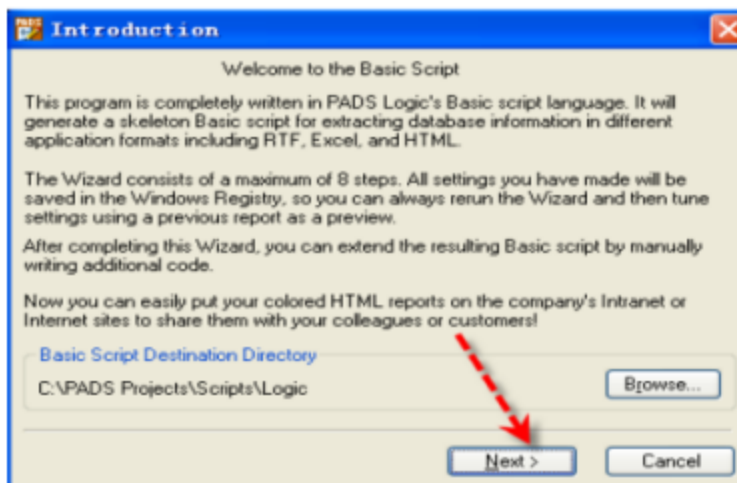
- 1) 打开 pads logic 软件，执行如下命令

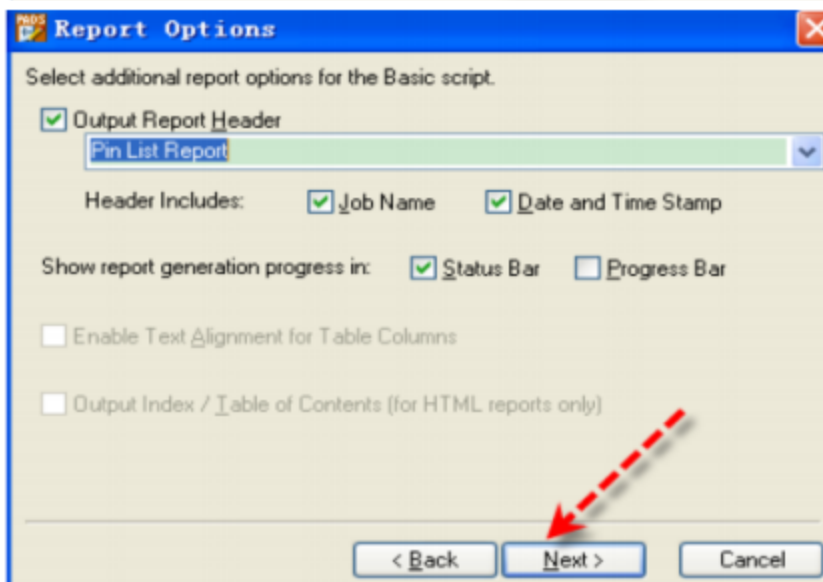
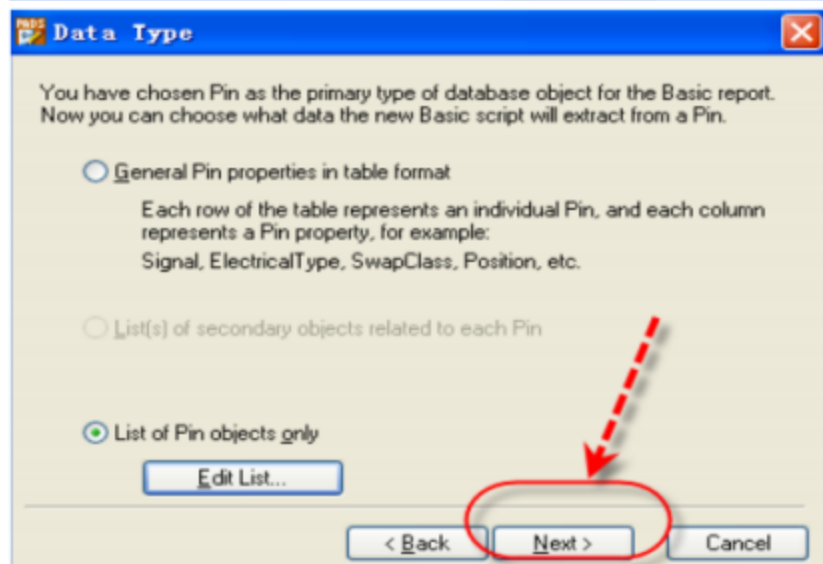
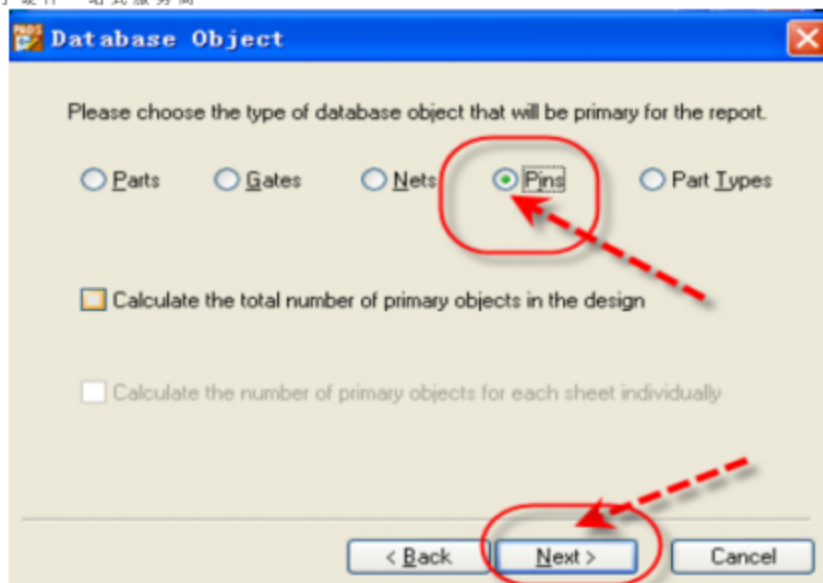


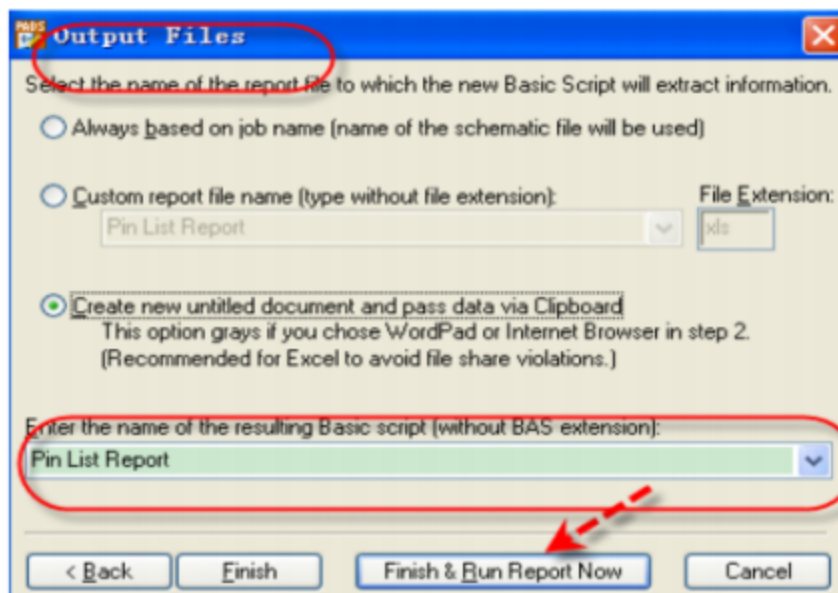
- 2) 选择如下选项；



3) 接下来，一直 next 就行了，注意个别选项即可；





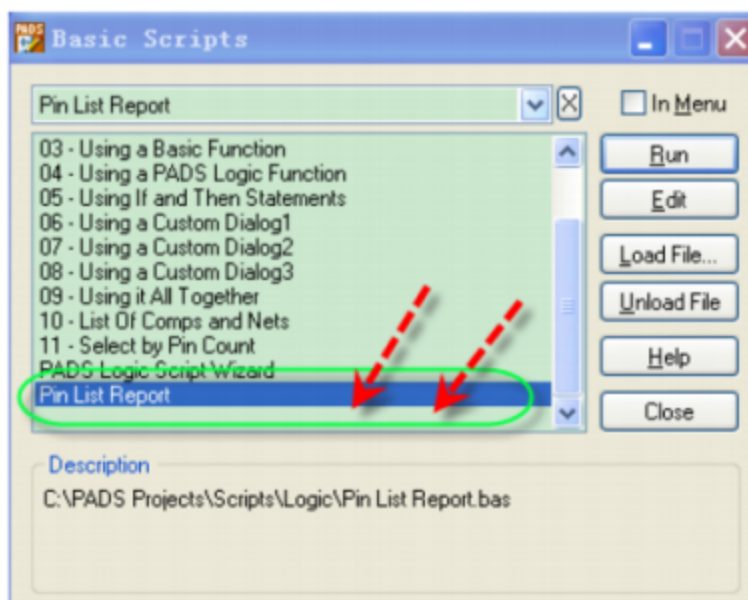


4) 最后，打开 excel 统计一下，就可以知道总的 pin 数了。

1594	1592 XS2. 2
1595	1593 XS002. 3
1596	1594 XS2. 3
1597	1595 XS002. 4
1598	1596 XS2. 4
1599	1597 XS002. 5
1600	1598 XS2. 5
1601	1599 XS002. 6
1602	1600 XS2. 6
1603	1601 XS2. 7
1604	1602 XS2. 8
1605	1603 XS2. 9
1606	1604 Y1. 1
1607	1605 Y1. 2
1608	1606 Y1. 1
1609	1607 Y1. 2

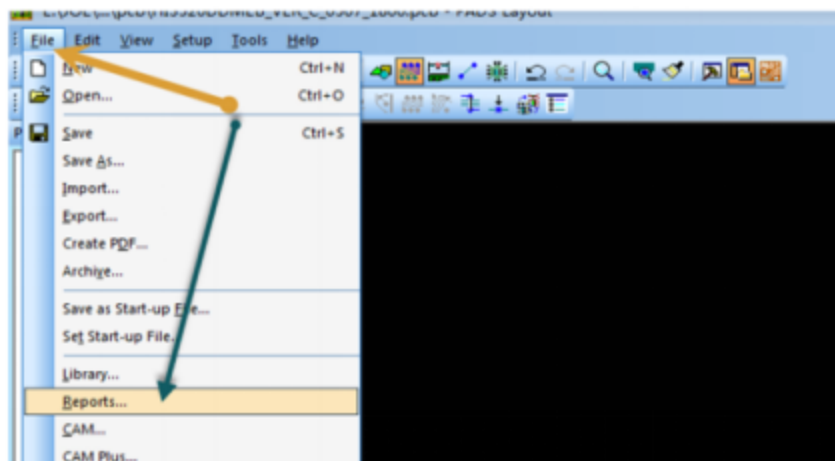
总pins数

5) 这样执行过一次以后，软件会自动生成这个列表，下次就可以方便快捷的查询了。

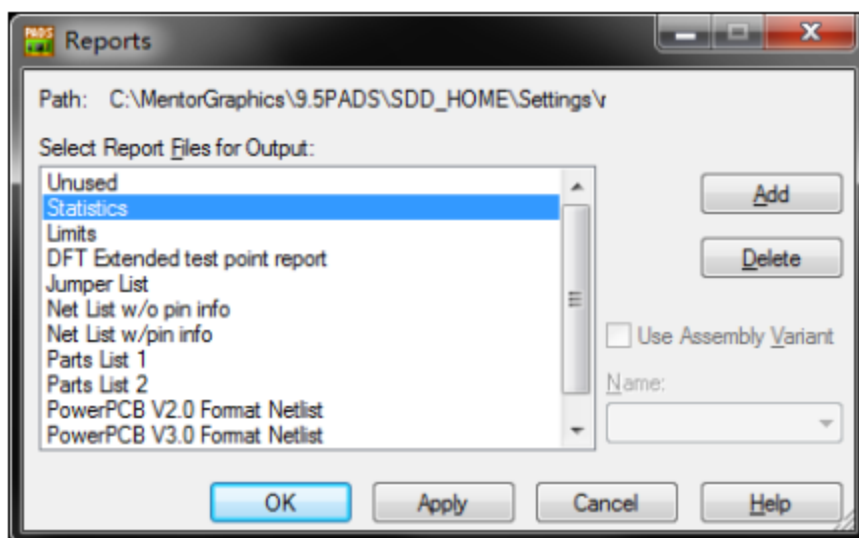


2. PCB 中查看 PIN 数

1) 在 LAYOUT 界面下选择 file 菜单下 Reports;



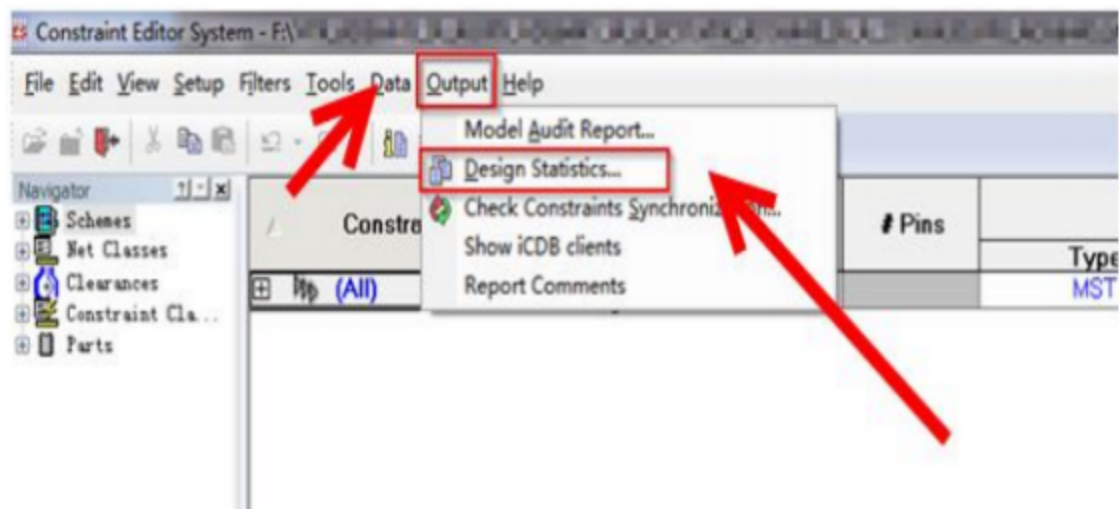
2) 在弹出的 Reports 对话框中选择第二个 Statistics, 箭头 Total 是总 PIN 数 (4355), 实际上是等于前面两个箭头 pin 数之和。



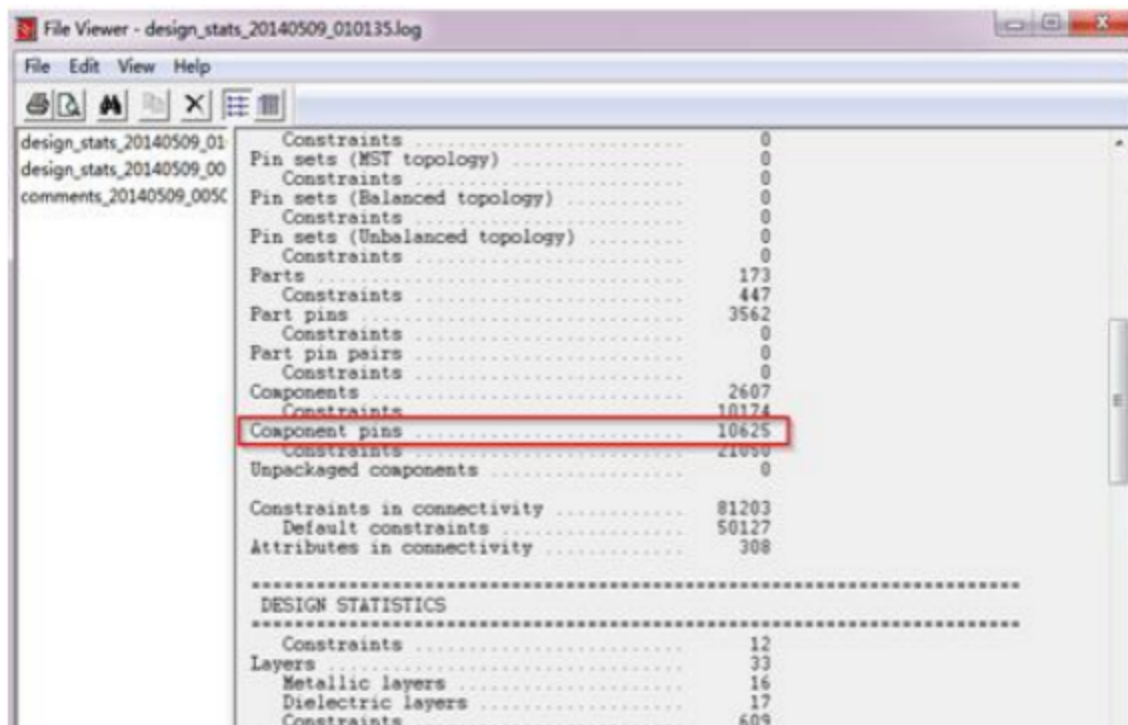
四、MENTOR

1. 原理图中查看 PIN 数

1) 打开 CES, 在 CES 中按如下操作, 即可显示 pin 数;



2) Component pin为 PCB pin数。



2. PCB 中查看 PIN 数

打开 PCB，按下图操作即可显示 pin 数。

